

ABSTRACT

In a plasma display device, first discharges and second discharges are induced by one sustain pulse (Psu), thereby 5 improving the luminous efficiency of discharge cells.

The first discharges are induced upon raising a voltage to a maximal value V_{pu} due to LC resonance by a recovery coil L and a panel capacitance C_p .

The second discharges are induced upon connecting, when 10 the voltage is lowered from the maximal value V_{pu} to V_{pb} , the panel capacitance C_p to the power supply to raise the voltage to V_{sus} .

(19)世界知的所有権機関
国際事務局(43)国際公開日
2001年5月25日 (25.05.2001)

PCT

(10)国際公開番号
WO 01/37250 A1

(51)国際特許分類:

G09G 3/28

(MORI, Mitsuhiro) [JP/JP]; 〒567-0815 大阪府茨木市竹橋町13-9-301 Osaka (JP). 笠原光弘 (KASAHARA, Mitsuhiro) [JP/JP]; 〒573-0162 大阪府枚方市長尾西町3-17-3 Osaka (JP). 大江良尚 (OE, Yoshinao) [JP/JP]; 〒615-8107 京都府京都市西京区川島北裏町35-10 Kyoto (JP). 桃 弘之 (TACHIBANA, Hiroyuki) [JP/JP]; 〒534-0016 大阪府大阪市都島区友渕町1-5-7-1002 Osaka (JP).

(21)国際出願番号:

PCT/JP00/07801

(22)国際出願日:

2000年11月6日 (06.11.2000)

(25)国際出願の言語:

日本語

(26)国際公開の言語:

日本語

(30)優先権データ:
特願平11/322724

1999年11月12日 (12.11.1999)	JP
特願2000/36931 2000年2月15日 (15.02.2000)	JP
特願2000/117032 2000年4月18日 (18.04.2000)	JP
特願2000/117033 2000年4月18日 (18.04.2000)	JP
特願2000/291987 2000年9月26日 (26.09.2000)	JP
特願2000/291988 2000年9月26日 (26.09.2000)	JP

(74)代理人: 福島祥人, 外 (FUKUSHIMA, Yoshito et al.); 〒564-0063 大阪府吹田市江坂町1丁目23番5号 大同生命江坂第2ビル8階 Osaka (JP).

(71)出願人(米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府門真市大字門真1006番地 Osaka (JP).

(81)指定国(国内): CN, KR, US.

(72)発明者: および

(75)発明者/出願人(米国についてのみ): 森 光広

(84)指定国(広域): ヨーロッパ特許 (DE, FR, GB).

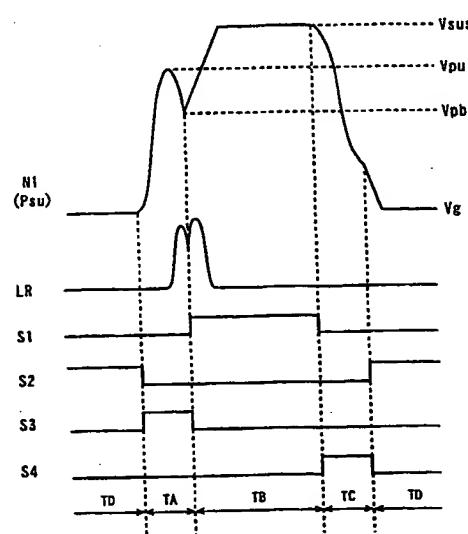
添付公開書類:

- 國際調査報告書
- 補正書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイドスノート」を参照。

(54) Title: DISPLAY AND METHOD FOR DRIVING THE SAME

(54)発明の名称: 表示装置およびその駆動方法



(57) Abstract: A plasma display having a discharge cell the emission efficiency of which is improved by generating first and second discharges with one sustaining pulse (Psu). The first discharge is generated by increasing the voltage up to a maximal value Vpu through LC resonance by a recovery coil L and a panel capacitor Cp. The second discharge is generated by connecting the panel capacitor Cp with a power supply when the voltage drops from the maximal value Vpu down to Vpb and thereby increasing the voltage up to Vsus.

WO 01/37250 A1

[統葉有]